### ◆ 概要

- 定格500V/1.5AのICです。
- ・A C 2 O O ~ 2 3 O V 対応三相 D C ブラシレスモータおよびインダクションモータの可変速制御に最適です。
- ・高圧PWM駆動方式が可能となりシステムの効率向上に繋がります。これにより省エネを目指したモータ回転制御に貢献します。
- ・独自の誘電体分離技術によりラッチアップフリー構造としたモノリシックICです。
- ・三相ブリッジ出力素子にIGBT(Insulated Gate Bipolar Transistor)を採用し、フリーホイールダイ オードを内蔵しています。
- ・保護機能として過電流検出、不足電圧検出を内蔵しています。
- 1チップICによる小スペース化が実現出来、モータ内蔵が容易となります。
- 高圧系と低圧系電源各々1台で駆動出来ます。
- ・端子配置はECN3064、ECN30601とコンパチです。

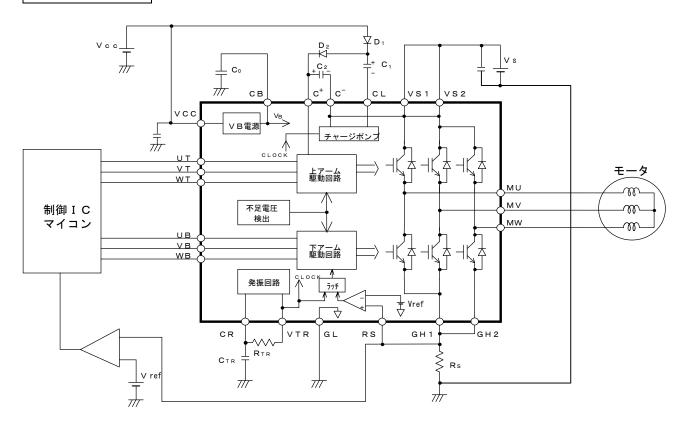
### ◆機能·特長

- 電源シーケンスフリー(電流制限設定1A以下時)
- 過電流検出及びVCC不足電圧検出保護機能内蔵
- ・チャージポンプ回路内蔵による上アーム駆動用電源生成
- ・6個のIGBTとフリーホイールダイオードによる三相ブリッジ出力構成
- ・6個のIGBTは20kHzチョッピング動作可能
- 6入力端子をマイコン制御することによりPWM制御可能
- 6入力端子は5VCMOSまたはLSTTLレベルで駆動可能

*<6入力シリーズ*> P. 2/15

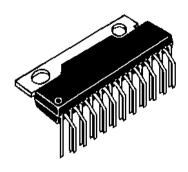
## ECN30603SP/SPV/SPR

### ◆回路ブロック図

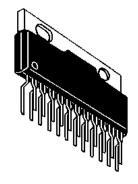


※太枠内がECN30603を示します。

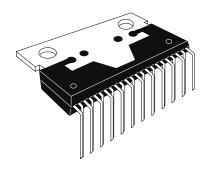
### ◆型式・外形



E C N 3 O 6 O 3 S P (パッケーシ゛タイプ゜: SP-23TA)



E C N 3 O 6 O 3 S P V (パッケーシ゛タイフ゜: SP-23TB)



E C N 3 0 6 0 3 S P R (パッケーシ゛タイフ゜: SP-23TR)

### <u>1. 最大定格</u>

T a = 2 5 ℃

No.		項	目			記号	端子	定格值	単位	備考
1	出	力素	子	耐	圧	VSM	VS1, VS2	500	٧	
							MU, MV, MW			
2	電	源	電	Ī	田	VCC	VCC	18	٧	
3	入	力端	子	電	田	VIN	UT, VT, WT	-0. 5∼VB+0. 5	٧	
							UB, VB, WB			
4	出	力 電	流	パル	・ス	ΙP	MU, MV, MW	1. 5	Α	注 1
5				DC		IDC		0. 7		
6	VE	3 電源	[出]	力電	流	IBMAX	CB	50	mA	
7	動化	F 接 合	温	度 範	囲	Tjop	_	−20 <b>~</b> +135	သိ	注2
8	保	存 温	度	範	用	Tstg	_	-40 <b>~</b> +150	°C	

注 1. Tj = 25  $\mathbb{C}$ で本 IC がカットオフできる出力電流値を示します。

注2. 熱抵抗

1)接合-ケース間 Rjc=4℃/W

2)接合-周囲温度間 R j a = 40℃/W

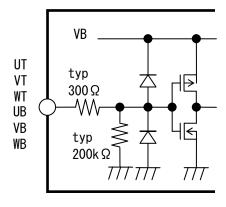
### 2. 電気的特性

記号添字Tは上アーム、添字Bは下アームデバイスを示します。

T a = 2 5 ℃

10.7	//// 1 107			<u> </u>					1 4 200
No.	項	目	記号	端子	MIN	TYP	MAX	単位	条件
1	動作電源電圧		VSop	VS1, VS2	15	325	450	٧	
2			VCCop	VCC	13. 5	15	16. 5	٧	
3	スタンバィ	'電流	ISH	VS1, VS2		0.3	1.0	mA	UT, VT, WT, UB, VB, WB=0V
									VS=325V, VCC=15V
4			ICC	VCC	_	3	10	mA	UT, VT, WT, UB, VB, WB=0V
									VCC=15V, IB=0A
5	出力電圧陷	≩下	VONT	MU, MV, MW	_	2. 2	3. 0	V	I=0. 35A, VCC=15V
6			VONB	MU, MV, MW	_	2. 2	3. 0	V	I=0. 35A, VCC=15V
7		ターンオン	Td0NT	MU, MV, MW	0. 5	1. 5	2. 5	μs	VS=325V, VCC=15V
8	出力		Td0NB	MU, MV, MW	0.5	1. 5	2. 5	μs	I=0. 35A
9	遅延時間	ターンオフ	Td0FFT	MU, MV, MW	0. 5	1. 5	2. 5	μs	抵抗負荷
10			Td0FFB	MU, MV, MW	0.5	1. 5	2. 5	μs	
11	還流ダイオ	ード	VFDT	MU, MV, MW	1	2. 2	2. 8	٧	I=0. 35A
12	順電圧降下	7	VFDB	MU, MV, MW	1	2. 2	2. 8	٧	
13	電流制限用	]基準電圧	Vref	RS	0. 45	0. 5	0. 55	٧	VCC=15V
14		電圧	VIH	UT, VT, WT	3. 5	1	1	٧	VCC=15V
	UT, VT, WT		VIL	UB, VB, WB	_	_	1.5	٧	
16	UB, VB, WB	電流	IIL	UT, VT, WT	-10	_	_	μA	入力=OV プルダウン
	入力			UB, VB, WB					VCC=15V 抵抗
17			IIH		_	_	100	$\mu$ A	入力=57 注 1
									VCC=15V
18	VB電源	出力電圧	VB	CB	6.8	7. 5	8. 2	٧	VCC=15V, IB=0A
19		出力電流	IB	CB	_	I	25	mA	VCC=15V
20		動作電圧	LVSDON	VCC,	11.0	12.0	12. 9	٧	注2
21	LVSD	回復電圧	LVSD0FF	MU, MV, MW	11. 1	12. 5	13. 0	٧	
22		ヒステリシス	Vrh		0. 1	0.5	0. 9	٧	
23	RS端子入力電流		IILRS	RS	-100	_	_	μΑ	VCC=15V, RS=0V,
24	24 電流制限遅延時間			RS	-	4. 0	5. 5	μs	VCC=15V
25	動作最小	上アーム	TMINT	MU, MV, MW	1.8	-	-	μs	VCC=15V 注3
	パルス幅	パルス幅 下アーム			2. 1	_	_	μs	VCC=15V 注3
									•

- 注 1. プルダウン抵抗は、 t y p 2 O O k  $\Omega$ です。等価回路を図 1 に示します。
- 注2. LVSD; VCC不足電圧検出。
- 注3. IGBTがオンまたはオフ可能な最小パルス幅。



【図 1. UT, VT, WT, UB, VB, WB 端子の等価回路】

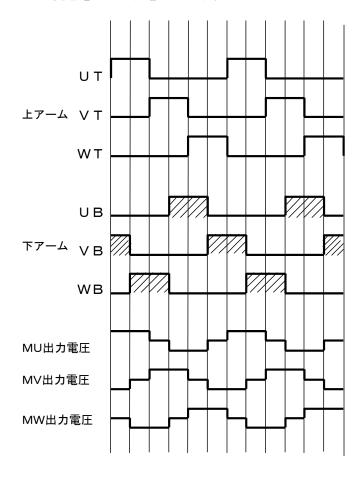
### 3. 機能, 動作

### 3.1 真理値表

適用端子	入力	出力	
UT, VT, WT,	L	OFF	
UB, VB, WB	Н	ON	
UT, UB	UT & UB = H	OFF	
VT, VB	VT & VB = H	OFF	
WT, WB	WT & WB = H	OFF	

### 3.2 タイムチャート

120度通電方式の例を示します。



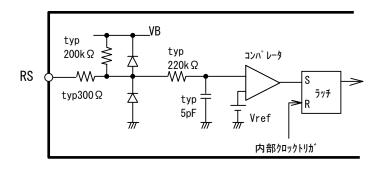
*<6入力シリーズ>* P. 6/15

### ECN30603SP/SPV/SPR

### 3.3 過電流制限動作

本 I C は、外部 R S シャント抵抗により電流を検出します。検出電流が内部検出回路の Vref (typical 0.5V) を超えると下アーム全出力をOFFします。過電流検出後のリセット動作は内部クロック信号 (V T R端子)の1周期毎に行います。

なお、本機能を使用しない場合は、RS端子を100Ω以内でGL端子に接続してください。



【図2. RS端子内部等価回路】

### 4. 標準アプリケーション

#### 4.1 外付け部品

部品	標準値	目 的	備考
CO	0. 22 $\mu$ F ± 20%	内蔵VB電源平滑用	ストレス電圧 V B (=8. 2V)
C1, C2	1.0 $\mu$ F ± 20%	チャージポンプ用	ストレス電圧はVcc
D1, D2	日立DFG1C6(ガラスモールド	チャージポンプ用	600V, 1. 0A
	タイプ)、DFM1F6(レジン		t r r ≦ 1 0 0 n s
	モールドタイプ)又は相当品		
Rs	注 1	電流制限設定用	
CTR	1800 pF ± 5%	クロック周波数設定用	ストレス電圧 V B (=8. 2V) 注 2
RTR	$22 k\Omega \pm 5\%$	クロック周波数設定用	ストレス電圧VB(=8.2V) 注 2

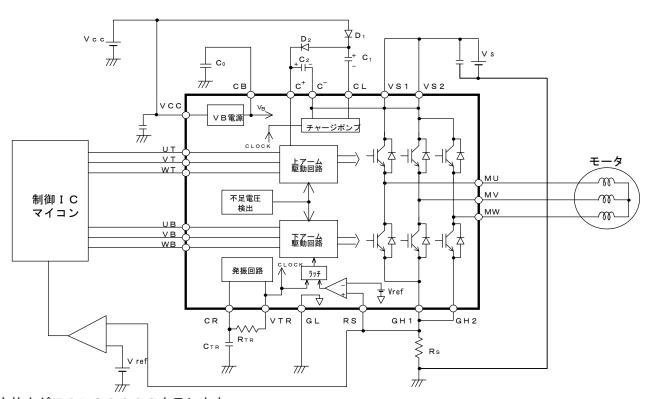
注1. 過電流検出は次式により求まります。

IO = Vref / Rs (A)

電流制限抵抗Rsは、上記IO及び補足資料(13/13頁,第1.4項)により決定して下さい。

注2. クロック周波数は次式により求まります。

fclock = 0.494 / (CTR  $\cdot$  RTR) (Hz



※太枠内がECN30603を示します。

4. 2 入力端子(UB, VB, WB, UT, VT, WT)

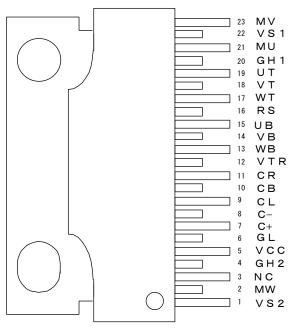
入力端子は高インピーダンスのためノイズの影響を受ける可能性があります。ノイズが観測される場合は、抵抗またはコンデンサの設置、または両者の設置をして下さい。

・抵抗 ; GL端子との間にプルダウン抵抗 5.  $6k\Omega \pm 5\%$ ・コンデンサ ; 入力端子に近接してセラミックコンデンサ 500pF±20%

*<6入力シリーズ*> P. 8/15

### ECN30603SP/SPV/SPR

### 5. 端子配置



(型式マーキング面)

### 6. 端子説明

端子番号	•	端子の説明	備考
1	VS2	V相、W相上アーム I GBTの電源端子。	注1,注2
2	MW	W相出力端子。	注1
3	NC	未接続端子。	注4
4	G H 2	W相下アームIGBTのエミッタ及びFWDのアノード端子。 (電流制限抵抗を接続)	注3
5	VCC	制御系電源端子	
6	GL	制御系グランド端子。	
7	C+	チャージポンプ回路用、上アーム駆動回路電源端子。	注1
8	C —	チャージポンプ回路用端子。	注1,注2
9	CL	チャージポンプ回路用端子。	注 1
10	СВ	内蔵VB電源端子。	
11	CR	クロック周波数設定用抵抗、コンデンサ接続端子。	
12	VTR	クロック周波数設定用抵抗接続端子。	
13	WB	W相下アーム制御入力端子。	
14	VВ	∨相下アーム制御入力端子。	
15	UВ	U相下アーム制御入力端子。	
16	RS	過電流検出信号入力端子。	
17	WT	W相上アーム制御入力端子。	
18	VT	∨相上アーム制御入力端子。	
19	UT	U相上アーム制御入力端子。	
20	G H 1	U相、V相下アームIGBTのエミッタ及びFWDのアノード端子。 (電流制限抵抗を接続)	注3
21	MU	U相出力端子。	注 1
22	V S 1	U相上アームIGBTの電源端子。	注1,注2
23	ΜV	∨相出力端子。	注 1

- 注1. 高圧系端子です。
- 注2. VS1、VS2、C-端子はIC内部で接続しております。但し、VS1とVS2は必ず外部で接続して下さい。
- 注3. GH1とGH2は内部で接続をしておりません。必ず外部で接続して下さい。
- 注4. 内部チップとは接続しておりません。

### 7. 検査

常温での全数検査を実施します。

#### 8. ご使用上の注意事項

- 8. 1 放熱板に取り付ける場合、ネジの締め付けトルクは 0.39~0.78 N·mでご使用下さい。
- 8. 2 タブ部は半田付けしないでください。
- 8.3 静電気対策
  - a) I Cは静電気によるダメージから保護するように注意が必要です。 I C運搬用の容器、 治具は輸送中の振動等で帯電しないものとして下さい。導電性容器やアルミ箔等を用 いるなど有効な手段をおとりください。
  - b)作業台、機械装置、測定器などICが触れるものは、接地して下さい。
  - c) 人体衣服に帯電した静電気による破壊を防止するため、 I C 取扱中は人体を高抵抗  $(100 k \Omega \sim 1 M \Omega$  程度)を介し接地して下さい。
  - d) 他の高分子化合物と摩擦が生じないようにして下さい。
  - e) I Cを実装したプリント板等を移動する場合には、振動や摩擦が生じないようにすると共に、端子を短絡して同電位にするなどの配慮が必要です。
  - f) 湿度が極端に下がりすぎないように管理してください。
- 8. 4 ピン間絶縁距離についてのご注意

高電圧が印加されるピン (No. 1-2間、2-4間、6-7間、8-9間、9-10間、20-21間、21-22間、22-23間) には、コーティング処理又はモールドを施すことをお願い致します。

8.5 出力短絡保護

本ICには、出力の短絡(負荷短絡、地絡、上下アーム短絡)に対する保護機能は内蔵されておりません。出力短絡が生じるとICが破壊する場合がありますので外部保護をして下さい。

- 8. 6 その他の製品取扱いにおける使用上の注意事項については、必ず最新版の「高耐圧 I C 取扱説明書」を参照して下さい。
- 8.7 本製品を用いる電子回路の設計に当たっては、使用上いかなる外部条件の変動においても、本 仕様書で指定された『絶対最大定格』を超えないようにしてください。絶対最大定格を超えた 場合は本製品が故障または破壊する恐れがあります。絶対最大定格値を超えてご使用された場 合の本製品の故障及び二次的損失につきましては、弊社はその責任を負いません。
- 8.8 本製品は偶発的または予期せぬサージ電圧などにより故障する場合がありますので、故障して も拡大被害が出ないような冗長設計、誤動作防止設計など安全設計に十分ご注意ください。
- 8. 9 本製品は極めて高い信頼性が要求される用途(原子力制御用、航空宇宙用、交通機器、ライフサポート関連の医療機器、燃焼制御機器、各種安全機器など)に使用出来るように設計も、製造も、また保証もされておりません。

本製品をこの様な用途に組み込むことは、お客様のリスクでなされることと解釈します。 弊社は製品の使用用途に関する支援、お客様の製品の設計、性能について責任を負うものでは ありません。

そのような場合には、特に高信頼性が確保された半導体デバイスの使用および使用側でフェイルセイフなどを配慮した回路かつ/もしくは製品の安全性確保をしてください。 (半導体デバイスが故障すると、結果として半導体デバイスあるいは配線、配線パターンなどが発煙、発火、または半導体デバイスが破裂する場合があります。)

8. 10 本 I Cは、リード端子及びタブ部において鉛フリー品です。半田付け条件はフロー半田  $^{*}$ においてピーク温度 2 6 0  $^{\circ}$ C、浸漬時間 1 0 秒以下でご使用可能です。

※フロー半田:リード端子のみ半田槽に入り、樹脂及びタブ部は半田槽に入らない。

<6 入力シリーズ> P. 10/15

### ECN30603SP/SPV/SPR

#### 9. 運用

9. 1 弊社は、本製品を販売するに際し、本仕様書に記載された性能を有することを保証していま す。検査及びその他の品質管理技法は、弊社が本仕様書に記載されている仕様を満たすのに 必要な範囲で行われております。各デバイスのパラメータに関する特定の検査は、法律がそ れ等の実行を義務付けている場合を除き、必ずしも行われておりません。

- 9.2 納入後1ヶ月以内に本製品が、本仕様書に記載された性能を満足しない場合、当該ロットを 全数再選別、再納入するものとします。但し、納入後1ヶ月を超えた製品は対象外です。
- 9.3 本製品を使用しているお客様の製品に関与した市場不良に対して当社は補償の義務を負いま せん。従って、お客様の製品について市場不良が発生した場合は弊社の補償対象外となりま す。但し、当社責任が明確なもので本仕様書の特性を満足しないものについては、納入後1 年以内に補償要求された場合に限り、代品納入もしくは相当金額を上限として補償いたしま す。
- 弊社は製品仕様の変更や製品生産の中止をする権利を有しており、予告なく製品仕様の変更 や生産の中止をする場合があります。購買を1年以上中断している場合、生産が中止されて いないことまた仕様が最新のものであることをご確認の上発注願います。
- 9.5 本製品仕様書に記載された情報・製品や回路の使用に起因する損害または特許権その他権利 の侵害に関しては、株式会社 日立パワーデバイスは一切その責任を負いません。
- 9.6 本製品仕様書によって第三者または株式会社 日立パワーデバイスの特許権その他権利の実 施権を許諾するものではありません。
- 本製品仕様書の一部または全部を当社に無断で、転載または複製することを堅くお断りしま 9.7 す。
- 9.8 本製品仕様書に記載された製品(技術)を国際的平和および安全の維持の妨げとなる使用目 的を有する者に再提供したり、またそのような目的に自ら使用したり第三者に使用させたり しないようお願いします。なお、輸出等される場合は外為法の定めるところに従い必要な手 続きをおとりください。

HITACHI

PDJ-30603-2 関連番号: IC-SP-05014 R1

*<6入力シリーズ>* P. 11/15

### ECN30603SP/SPV/SPR

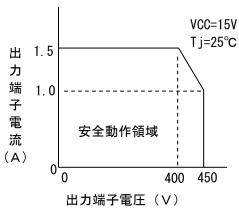
### ◆補足·参考資料

以下記載の内容を熟読の上、ご使用をお願いします。

### 1. ASO及び各種ディレーティング

#### 1. 1 安全動作領域

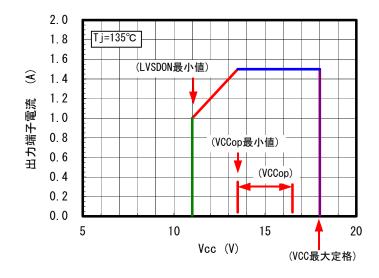
出力端子の電圧・電流がスイッチング時において図3の安全動作領域内となる範囲でご使用下さい。



【図3. 安全動作領域】

1.2 電源シーケンスとVcc電圧に対する電流ディレーティング

V c c 電圧に対する電流ディレーティングを図4に示します。 図に示すディレーティングカーブ範囲内でご使用下さい。 電流制限設定が1A以下の場合、電源シーケンスはフリーとなります。



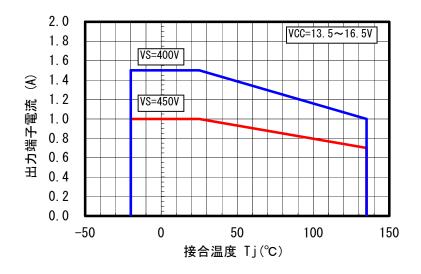
【図4. Vccに対する使用電流ディレーティング】

*<6入力シリーズ>* P. 12/15

## ECN30603SP/SPV/SPR

1. 3 温度に対する電流ディレーティング

ASO耐量は温度及び Vs 電源電圧依存性を有します。図 5 に ASO-Tj におけるディレーティングカーブを示します。



【図5. ASO-Tjにおけるディレーティングカーブ】

### 1. 4 電流制限抵抗の選定

電流制限設定におきましては、本ICの電流制限用基準電圧(Vref)ばらつき及び電流制限設定抵抗(Rs)ばらつきを考慮し、上記図3及び図4のディレーティングカーブより、ご使用の条件に応じて、いずれか低い方の電流値を選定して下さい。

#### 1.5 最大定格に対するディレーティング

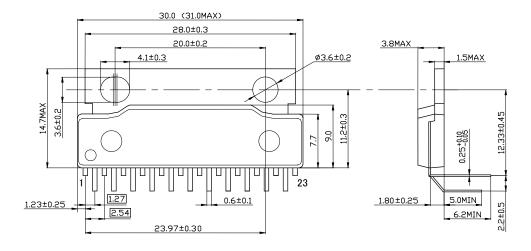
以下に信頼性設計上考慮すべきディレーティング基準例を示します。

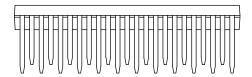
a) 温度;接合温度Tjは、110℃以下として下さい。

b) 電圧; Vs電源電圧は、450V以下として下さい。

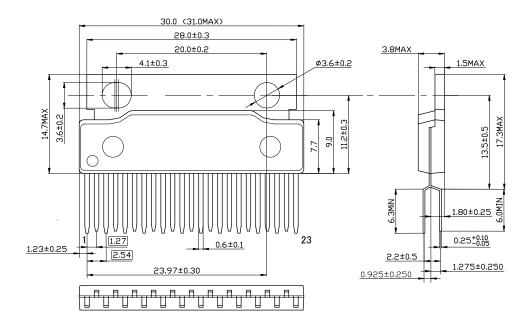
### 2. パッケージ外形寸法図 (単位:mm)

(1) ECN30603SP (SP-23TA)

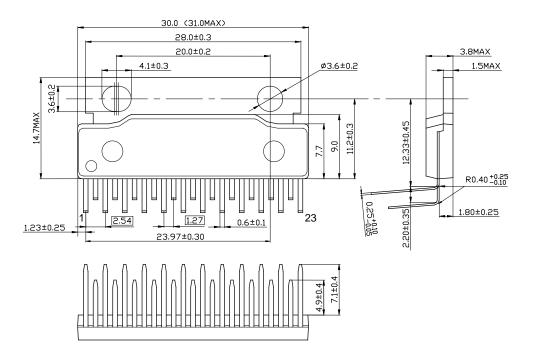




(2) ECN30603SPV (SP-23TB)



(3) ECN30603SPR (SP-23TR)



### 安全上のご注意とお願い

半導体デバイスの取り扱いを誤ると故障の原因となりますので、使用する前に必ず最新版の「高耐圧 IC取扱説明書」を熟読し、正しくご使用下さい。



本資料のこの記号は注意を促す内容がある事を告げるものです。



注意

この表示を無視して誤った取り扱いをすると、人が傷害を負う可能性が想定される内容および物的損害のみの発生が想定される内容を示しています。

### 注意

- (1) 半導体デバイスを用いる電子回路の設計に当たっては、使用上いかなる外部条件の変動においても、そのデバイスに指定された『絶対最大定格』を超えないようにしてください。またパルス的用途の場合はさらに『安全動作領域(SOA)』の定格を超えないようにして下さい。
- (2) 半導体デバイスは偶発的または予期せぬサージ電圧などにより故障する場合がありますので、故障しても拡大被害が出ないような冗長設計、誤動作防止設計など安全設計に十分ご注意ください。
- (3) 極めて高い信頼性が要求される用途(原子力制御用、航空宇宙用、交通機器、ライフサポート関連の医療機器、燃焼制御機器、各種安全機器など)に使用される場合には、特に高信頼性が確保された半導体デバイスの使用および使用側でフエイルセイフなどを配慮した安全性確保をしてください。または当社営業窓口にご照会ください。

(半導体デバイスが故障すると、結果として半導体デバイスあるいは配線、配線パターンなどが発煙、発火、または半導体デバイスが破裂する場合があります。)

### お願い

- 1. 本データシートはパワー半導体デバイス(以下製品と呼ぶ)の仕様、特性図表、外形寸法図および使用上の注意事項について掲載した、部品選定のための資料です。
- 2. 本データシートに掲載されてある製品の仕様、寸法などは特性向上のため予告なく変更する場合があります。ご注文の際は必要に応じ当社営業窓口にご連絡いただき、最新の仕様および使用上のご注意を記した仕様書またはカタログをご参照ください。
- 3. 本データシートに記載された情報・製品や回路の使用に起因する損害または特許権その他権利の 侵害に関しては、弊社は一切その責任を負いません。
- **4.** 最大絶対定格値を超えてご使用された場合の半導体デバイスの故障および二次的損害につきましては、弊社はその責任を負いません。
- 5. 本データシートによって第三者または株式会社 日立パワーデバイスの特許権その他権利の実施 権を許諾するものではありません。
- 6. 本データシートの一部または全部を当社に無断で、転載または複製することを堅くお断りします。
- 7. 本データシートに記載された製品(技術)を国際的平和および安全の維持の妨げとなる使用目的を有する者に再提供したり、またそのような目的に自ら使用したり第三者に使用させたりしないようお願いします。なお、輸出等される場合は外為法の定めるところに従い必要な手続きをおとりください。

最新情報(各製品の個別仕様やアプリケーションに関する詳細)は、下記Webサイトをご参照ください。 不明な場合は、当社営業窓口までお問い合わせください。

http://www.hitachi-power-semiconductor-device.co.jp